

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 1 月 20 日 (20.01.2005)

PCT

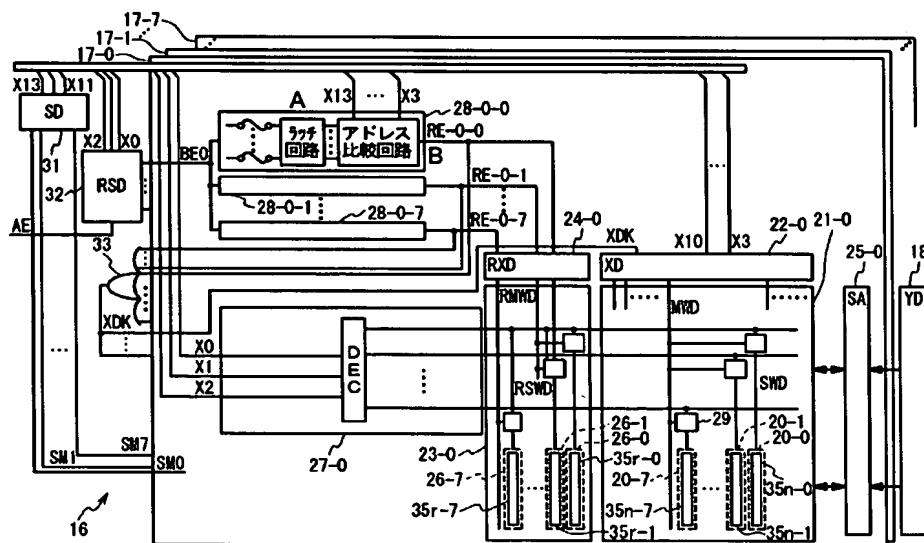
(10) 国際公開番号
WO 2005/006345 A1

- (51) 国際特許分類⁷: G11C 29/00
- (21) 国際出願番号: PCT/JP2004/009959
- (22) 国際出願日: 2004 年 7 月 13 日 (13.07.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-274991 2003 年 7 月 15 日 (15.07.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): エルピー
ダメモリ株式会社 (ELPIDA MEMORY, INC.) [JP/JP];
〒1040028 東京都中央区八重洲二丁目 2 番 1 号 Tokyo
(JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 小川 澄男
(OGAWA, Sumio) [JP/JP]; 〒7390153 広島県東広島
市吉川工業団地 7 番 10 号 広島日本電気株式会
社内 Hiroshima (JP). 越川 康二 (KOSHIKAWA, Yasuji)
[JP/JP]; 〒1040028 東京都中央区八重洲二丁目 2 番
1 号 エルピーダメモリ株式会社内 Tokyo (JP).
- (74) 代理人: 工藤 実 (KUDOH, Minoru); 〒1400013 東京
都品川区南大井六丁目 2 4 番 10 号 カドヤビル 6 階
Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

[続葉有]

(54) Title: SEMICONDUCTOR STORAGE DEVICE

(54) 発明の名称: 半導体記憶装置



ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SI, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告書
- 請求の範囲の補正の期限前の公開であり、補正書受領の際には再公開される。

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。